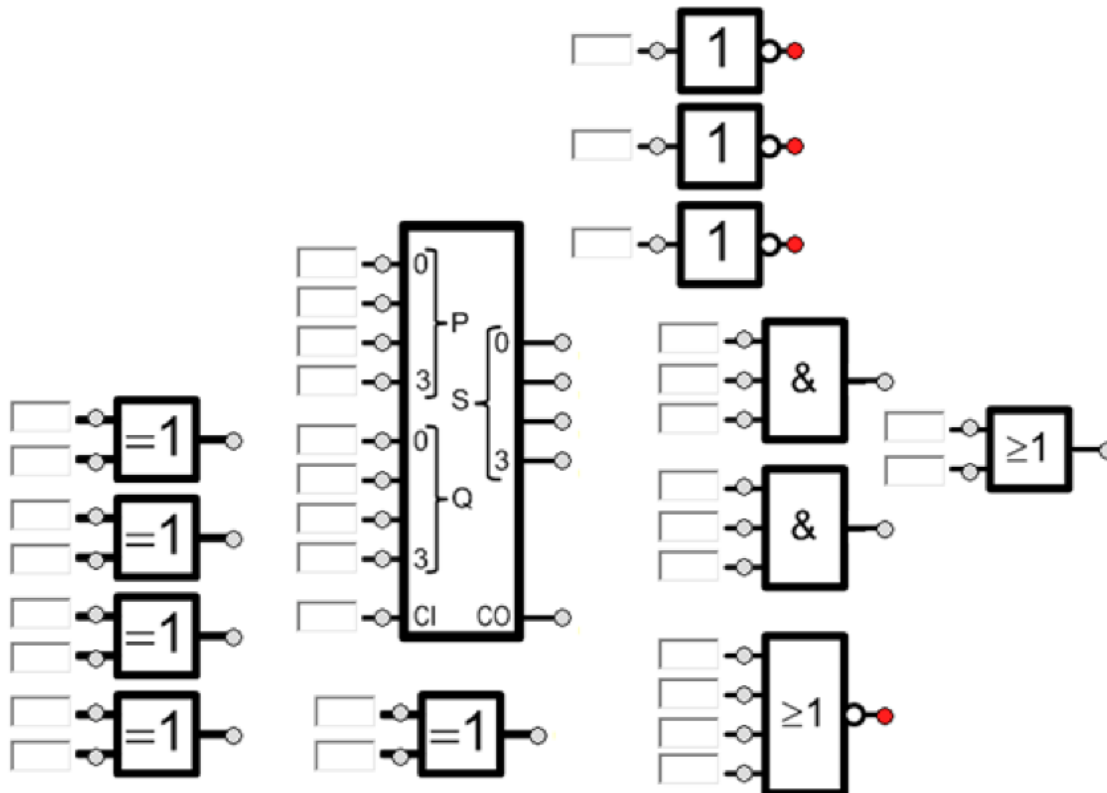


Errata 2.2: 2021-09-14

Sid 123: Figur i uppgift 5.12 ska innehålla tre inverterare:



På grund av fel i den automatiska numreringen:

- Det finns inget avsnitt 5.6.2
- Det finns inget avsnitt 6.2
- Det finns inget avsnitt 6.3
- Det finns inget avsnitt 6.1.5
- Det finns inget avsnitt 6.1.8
- Bokens sista avsnitt är 10.3.2

Sida 85: Exempel 4.21. Rubriken anger fel tal; skall vara (1001)₂ respektive (0111)₂. Dessutom är felaktig summa angiven i additionen till vänster (tal utan tecken); summan skall tolkas som '0'.

EXEMPEL 4.21 REDOGÖR FÖR FLAGGSÄTTNING VID 4-BITARS ADDITION AV (1001)₂ OCH (0111)₂

Bitmönstren tolkade som tal utan tecken

| | | | | | |
|-----|---|---|---|---|---|
| 9 | 1 | 1 | 1 | 1 | 0 |
| + 7 | + | 0 | 1 | 1 | 1 |
| 0 | 0 | 0 | 0 | 0 | 0 |

C ← position
← minnessiffror

Bitmönstren tolkade som tal med tecken

| | | | | | |
|-----|---|---|---|---|---|
| -7 | 1 | 0 | 0 | 0 | 1 |
| + 7 | + | 0 | 1 | 1 | 1 |
| 0 | 0 | 0 | 0 | 0 | 0 |

• Vi ser direkt ut att C-flaggan blir 1

Sida 108, De sista 6 raderna har fel Graykodsekvens, ändra enligt:

| Fält nr | Excess-3 Gray-kod | | | | NBCD-kod | | | |
|---------|-------------------|---|---|---|----------|---|---|---|
| | x | y | z | w | a | b | c | d |
| 0 | 0 | 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 | 1 |
| 2 | 0 | 1 | 1 | 1 | 0 | 0 | 1 | 0 |
| 3 | 0 | 1 | 0 | 1 | 0 | 0 | 1 | 1 |
| 4 | 0 | 1 | 0 | 0 | 0 | 1 | 0 | 0 |
| 5 | 1 | 1 | 0 | 0 | 0 | 1 | 0 | 1 |
| 6 | 1 | 1 | 0 | 1 | 0 | 1 | 1 | 0 |
| 7 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 |
| 8 | 1 | 1 | 1 | 0 | 1 | 0 | 0 | 0 |
| 9 | 1 | 0 | 1 | 0 | 1 | 0 | 0 | 1 |
| | 1 | 0 | 1 | 1 | | | | |
| | 1 | 0 | 0 | 1 | | | | |
| | 1 | 0 | 0 | 0 | | | | |
| | 0 | 0 | 0 | 0 | | | | |
| | 0 | 0 | 0 | 1 | | | | |
| | 0 | 0 | 1 | 1 | | | | |

Sida 133: Excitationstabellen för SR-vippan saknar don't care-termer, bör vara

| SR-vippan | | | | | | | |
|-----------------|---|----------------|--|-------------------|----------------|---|---|
| Funktionstabell | | | | Excitationstabell | | | |
| S | R | Q ⁺ | | Q | Q ⁺ | S | R |
| 0 | 0 | Q | | 0 | 0 | 0 | - |
| 0 | 1 | 0 | | 0 | 1 | 1 | 0 |
| 1 | 0 | 1 | | 1 | 0 | 0 | 1 |
| 1 | 1 | X | | 1 | 1 | - | 0 |

Sid 179: (Uppgift 7.12) Observera att databussen i DigiFlisp innehåller värdet 'FF' när inget register lägger ut data på den. Det innebär att man kan ladda A med 'FF' även om man glömt att aktivera OE_s i RTN-steg 1.

Stämmer, ändrat initialvärde till EE.

- Sid 238: (Uppgift 8.10) Läroboken använder mnemonic PULCC som instruktion för 'Pull CC-register from stack', medan FLISP handbok och DigiFlisp assembler använder mnemonic PULC.

- Sid 245: (Uppgift 8.13) Läroboken använder mnemonic PULCC som instruktion för 'Pull CC-register from stack', medan FLISP handbok och DigiFlisp assembler använder mnemonic PULC.

PSHCC ändrat till PSHC och PULCC ändrat till PULC, alla förekomster

- Sid 252: (Uppgift 8.19) Den 4:e raden i konfigurationsfilen (längst ned till höger på sidan) är felaktig. Det skall stå '#setRegister SP=12'.

Simulatorn accepterar även C för CC, S för SP och P för PC

- Sid 252: (Uppgift 8.19) Värdet CC-kolumnen längst ned på sidan för instruktionen 'BITA 2,SP' är felaktig. Det skall stå '18'.

Rätta enligt:

| Adress | Maskin-kod | Assemblerkod | RTN | CC | |
|--------|------------|--------------|------------------------|-------------------------------------|--------------------|
| | | | | | test_bita.fmem |
| | | | | | #setRegister A=A5 |
| | | | | | #setRegister CC=10 |
| | | | | | #setRegister SP=12 |
| 20 | 98 | BITA | #01010101 ₂ | A [^] 55 ₁₆ | #setMemory 10=5A |
| 21 | 55 | | | | #setMemory 14=80 |
| 22 | A8 | BITA | 10 ₁₆ | A [^] M(10 ₁₆) | #setMemory 20=98 |
| 23 | 10 | | | | #setMemory 21=55 |
| 24 | B8 | BITA | 2, SP | A [^] M(2+SP) | #setMemory 22=A8 |
| 25 | 02 | | | | #setMemory 23=10 |
| 26 | | | | | #setMemory 24=B8 |
| | | | | | #setMemory 25=02 |
| | | | | | #setMemory FF=20 |

- Sid 270: (Uppgift 9.7) RTN-beskrivningen för instruktionen 'CMPX #stop' är felaktig. Det skall stå 'X - "stop"' (inte "'stop' högerpil X'). Rättas enligt:

| | | | |
|------|------|-------|-------------------------------|
| | LEAX | 1, X | X+1 → X |
| | CMPX | #stop | X-"stop" |
| | BNE | L1 | if(Z=0) 22 ₁₆ → PC |
| 1.2. | RDA | 1.2 | 2A... DC |